

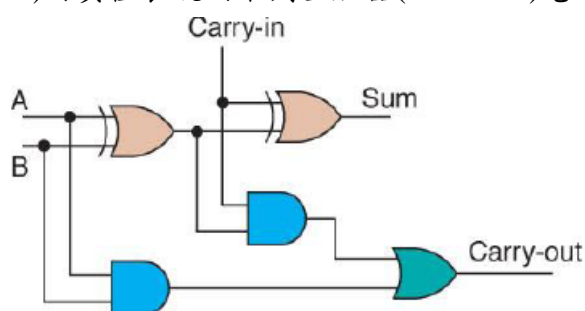
# 慈濟大學 106 學年度 碩博士班、博士學位學程暨碩士在職專班 招生考試命題紙

科目：計算機概論

共1頁

請注意：不得攜帶計算工具或參考書。

1. (20%)用真值表說明下列全加器(full adder)電路的行為，並寫出 Sum 與 Carry-out 的邏輯表示式。



2. (20%) 請設計選擇排序 (selection sort) 之演算法
3. (20%) 請說明網路技術中 Packet switching 與 Circuit Switching 的交換方法，並比較兩者的優缺點。
4. (20%)請說明 von Neuman architecture。並解釋主要單元的功能。
5. (20%) 請解釋下列問題或名詞解釋:
- (a) CPU 內控制單為中的 Instruction Register 與 Program Counter 兩個暫存器主要的功能。
  - (b) ASCII code 與 Unicode 的異同